



#### 4. 시험 및 평가

가. 시험 : 50%  
 다. 과제물 : %

나. 토론, 발표, 및 projects : 50%  
 라. 기타 : %

#### 5. 주간별 강의진행 계획

주	교 수 내 용	수업형태
1	CMOS Technology Overview	강 의
2	CMOS Transistors	강 의
3	Basic MOS I.C. Design	강 의
4	Basic MOS I.C. Design	강 의
5	Considerations in I.C. Design	강 의
6	CMOS op amp Design	강 의
7	CMOS op amp Design	강 의
8	중 간 고 사	시 험
9	MOS Comparators	강 의
10	Voltage and Current References	강 의
11	Switched Capacitor Filters	강 의

주	교 수 내 용	수업형태
12	Switched Capacitor Filters	강 의
13	A/D Interface Function	강 의
14	BiCMOS Design, 저전력 설계 기타	강 의
15	Project Discussion and Evaluation	발 표
16	기 말 고 사	시 험

## 6. 기타 안내사항

- 수업중 부과된 과제 및 term project는 주어진 시간까지 얻어진 결과를 요약하여, 기일 엄수하여 제출하여야 한다. 제출 기한을 넘긴 과제는 결과에 상관없이 처리되지 않는다.
- 주간별 강의 진행은 계획대로 진행하되 수강생들의 강의 숙지도에 따라 토픽별로 가감등 조정한다.