



9	Bipolar Junction Transistors	강 의
10	Field Effect Transistors	강 의
11	Field Effect Transistors	강 의
12	Field Effect Transistors	강 의
13	Bias Circuits and Amplifiers	강 의
14	Bias Circuits and Amplifiers	강 의
15	Bias Circuits and Amplifiers	강 의
16	기말고사	시 험

---

## 나. 교과내용

### (1) Introduction to Electronics ;

신호의 개념, 아날로그 및 디지털 신호 처리, 증폭기의 개념, 주파수 특성 기초, 디지털 논리회로 기초

### (2) Operational Amplifiers (op amps: 연산증폭기) ;

Ideal op amp 및 ideal op amp를 사용하는 회로의 해석, Nonideal op amp 및 nonideal op amp를 사용하는 회로의 해석

### (3) Diodes ;

Ideal diode를 사용하는 회로의 해석, Small-signal 모델 및 응용, 정류기 (rectifier) 설계, Nonideal diode를 사용하는 회로 해석

### (4) Bipolar Junction Transistors (BJTs) ;

pnp, npn 트랜지스터 구조 및 동작 원리, Biasing 기법, DC 분석, small-signal 해석, BJT 증폭기, 스위치로서의 BJTs, 2차적 문제 분석

### (5) Field-Effect Transistors (FETs) ;

JFET, MOSFET의 구조 및 동작원리, DC 및 small-signal 해석, FET 증폭기 해석, 집적회로 형태의 MOS 증폭기 및 스위치, MESFET 구조

### (6) Bias Circuits and Amplifiers ;

BJT, JFET, MOSFET 차등 증폭기, small-signal 모델, BiCMOS, GaAs 증폭기, 다단 증폭기 해석

#### 4. 교 재

- 가. 주 교 재 : Sedra and Smith, " Microelectronic Circuits, " 4th ed., Oxford University Press, Inc., 1998.
- 나. 부 교 재 : P.Gray and R. Meyer, " Analysis and Design of Analog Integrated Circuits, " 3rd ed., John Wiley & Sons, Inc., 1993.
- 다. 참고도서 : N. R. Malik, " Electronic Circuits ; Analysis, Simulation, and Design, " Prentice Hall, 1995. 기타 전자회로에 관한 서적

#### 5. 시험 및 평가방법

##### 가. 수시평가

- 방 법 :
- 반 영 율 :

##### 나. 중간고사

- 방 법 : 시험 2 회
- 반 영 율 : 50 % (각 25 % \* 2 회 = 50 %)

##### 다. 학기말고사

- 방 법 : 시험 1 회
- 반 영 율 : 30 %

##### 라. 과 제 물

- 방 법 : 숙제 및 보고서 평가
- 반 영 율 : 20 %

##### 마. 기 타

#### 6. 기타 안내사항

- (1) 중간고사 2회 및 기말고사 1회를 기본으로 하며, 수업태도 및 시험결과에 따라 증가시킬 수 있음.
- (2) 숙제는 각 chapter 시작 전에 부과되며, 부과된 문제는 각 chapter가 끝난 후, 1주일째 되는 수업시간 직전에 제출하며, 기일 지난 숙제는 처리되지 않는다.